



## 海思半导体与器件业务部——2018届博士招聘岗位

若您对海思的岗位感兴趣，请联系[sherry.zhangxiaoxia@huawei.com](mailto:sherry.zhangxiaoxia@huawei.com)

海思半导体有限公司成立于2004年10月，是一家高速成长的芯片与光器件公司。海思总部位于深圳，在北京、上海、欧洲、美国、加拿大和瑞典等地设有设计分部。截止2016年底，海思公司员工总数超过8000人，其中拥有博士、硕士学位的人员比例超过70%。

海思的业务包括消费电子、通信、光器件等领域的芯片及解决方案，成功应用在全球100多个国家和地区；已经成功开发出100多款自主知识产权的芯片，共申请专利500多项。如成功应用在华为高端手机中的麒麟950、麒麟960等旗舰芯片。

序号	岗位名称	技术领域	岗位职责	简历注册时对应系统中岗位名称	工作地（参考）
1	5G标准研究工程师	标准研究	负责5G终端侧新的空口候选技术研究，包括新的波形，调制，编码，接入，天线等技术；产生专利，推入标准。	技术研究	北京/上海
2	5G软件开发工程师	5G 物理层	物理层通信软件开发	通信性能算法	上海/北京
3	5G通信性能算法工程师	通信性能算法	负责5G终端侧先进接收机算法研究，突破关键技术，提出高性能，低复杂度的检测，解调，解码等算法	通信性能算法	北京/上海
4	5G无线终端芯片工程师	5G无线终端芯片	LTE&5G终端芯片架构设计，系统架构优化，成本优化，系统低功耗设计及优化	数字芯片	北京/上海
5	5G研究工程师	研究	从事5G 物理层关键技术研究，提出创新解决方案，申请专利，开发原型，撰写提案，参与5G标准制定。	技术研究	北京
6	CPU模拟器/性能分析/ESL建模工程师	CPU性能分析	研究CPU模拟器、Benchmark、性能分析和优化，CPU模型建模	数字芯片	北京
7	CPU设计工程师	CPU设计	研究设计新的CPU架构，CPU当前演进的推动力主要来自于分支预测、预取、矢量计算，需要做大量的前沿性算法研究工作。	数字芯片	北京
8	DSP编译器专家	DSP	负责根据不同DSP处理器架构快速构建性能最佳的编译器	DSP	上海



序号	岗位名称	技术领域	岗位职责	简历注册时对应系统中岗位名称	工作地(参考)
9	EMI(电磁干扰)工程师	EMI(电磁干扰)	承担手机终端套片和终端手机产品的EMI设计和分析。 1、承担手机终端产品解决方案套片的全链路EMI/EMC的建模和仿真，基于全链路的仿真进行板级指标分析分解，并进行测试校验，确保全链路的EMI/EMC方案的落地； 2、承担手机终端解决方案的PCB参考设计和EMI/EMC领域在全链路设计约束的输出，参与评估并指导产品客户进行产品的设计落地和EMI/EMC疑难问题的解决。	硬件技术工程师	上海
10	ESL建模工程师	ESL建模	1)从事IT、CT、终端等领域处理器芯片架构设计阶段的仿真建模； 2)为整体处理器芯片架构提供分析方案和建议； 3)根据模型进行芯片性能预分析与性能仿真，规划整体芯片性能提升方案；	数字芯片	深圳
11	ESL建模工程师	计算机体系	1)从事终端领域处理器芯片架构设计阶段的仿真建模； 2)为整体处理器芯片架构提供分析方案和建议； 3)根据模型进行芯片性能预分析与性能仿真，规划整体芯片性能提升方案；	数字芯片	北京/上海
12	GPU并行计算工程师	GPU架构	1)研究设计和优化GPU架构和指令集； 2)较好的算法基础，设计计算机渲染的优化算法；开发高性能的API库；图形算法仿真和开发； 3)研究日益重要的GPU计算应用领域：虚拟增强现实，机器学习，科学计算，机器视觉，为自研GPU设计和优化新型的算法库。	算法工程师	上海
13	GPU工程师	GPU领域	1、用OpenCL优化图像算法； 2、针对GPU的性能特点进行算法设计。 GPU架构工程师： 3、针对GPU的特点和发展趋势提供软件优化和芯片设计需求； 4、熟悉GPU DDK并能优化； 5、能优化GPU渲染，并定位相关问题。	技术研究	上海



序号	岗位名称	技术领域	岗位职责	简历注册时对应系统中岗位名称	工作地(参考)
14	GPU芯片设计工程师	GPU芯片设计	1) 参与芯片需求规格制定, 并参与芯片总体方案、详细设计方案、逻辑代码、验证策略、验证环境搭建、验证实施、FPGA验证平台开发、ESL平台开发、SYN/STA/FM、低功耗设计等芯片相关工作; 参与各阶段芯片问题的定位和解决; 2) 及时编写各种设计文档和标准化资料, 实现资源、经验共享	数字芯片	上海
15	H.266标准研究工程师	研究	研究视频编解码方面标准的相关技术和专利, 参加MPEG/JCTVC/VCEG /3D等视频编解码标准会议, 争取技术被标准采纳, 以及研究视频编码优化算法和编码器原型的研究, 技术和专利领航业界。	技术研究	北京
16	Memory设计工程师	存储	1、开发SRAM/TCAM开发; 2、新型存储器的研究与开发;	数字芯片	北京/西安
17	RF封装设计与仿真工程师	射频	负责光器件封装研究与设计, 包括原理设计、软件建模仿真、信号完整性和电磁兼容性分析、性能优化	光器件	武汉
18	SSD控制器设计工程师	SSD控制器相关领域	1) 从事SSD控制器芯片架构或子系统架构开发工作; 2) 具备建模能力, 能通过模型验证方案架构正确性; 3) 对SSD控制器关键指标参数进行算法、实现方案的优化与创新;	数字芯片	成都/深圳
19	安全工程师	安全	跟踪和分析业界安全领域技术发展动态、软硬件防攻击技术发展, 承担芯片及软件的安全设计, 增强终端领域端云系统安全、SE级安全框架及安全业务研发。	网络安全工程师	上海
20	安全算法工程师	芯片安全算法	跟踪业界最先进的安全算法、密码学方向的算法。对目前业界的安全和密码方案趋势有所了解把握, 需要在安全和密码学领域做一些研究性质的工作。如对芯片实现也有所了解, 能基于整体IT领域提供整芯片安全解决方案的尤佳	算法工程师	深圳/西安
21	半导体工艺工程师	半导体工艺	负责芯片先进工艺制程整合(PIE)、基本器件定制(Device)、工艺参数抽取/建模(Modeling)、PDK及基本电路定制(Circuit)及工艺技术接口与管理(EI)	芯片后端	北京/深圳/上海/西安/成都



序号	岗位名称	技术领域	岗位职责	简历注册时对应系统中岗位名称	工作地(参考)
22	并行计算处理器芯片设计工程师	并行计算协处理器	1、开发面向数学计算、神经网络计算、机器学习等并行计算协处理器或专用处理器芯片和算法逻辑 2、开发基于特定架构的并行计算协处理器/专用处理器芯片的高性能运算库	算法工程师	北京/深圳
23	并行计算工程师	计算机体系	研究,设计和优化并行计算架构,指令集定义,memory system设计	数字芯片	北京/上海
24	并行算法库设计师	计算机体系	1)开发高性能,低能耗的并行计算库 2)在并行计算平台上实现虚拟现实,增强现实,机器学习,图像处理等领域相关算法	算法工程师	北京/上海
25	超低功耗研究工程师	研究	超低功耗芯片研究,熟悉芯片电路设计,有数字电路、模拟电路及混合电路芯片设计的经验,具有创新精神及动手能力,撰写专利、发表高质量国际学术论文。	技术研究	深圳
26	处理器架构师	架构师	1、熟悉处理器体系架构、子系统建模方法学或功能验证及性能分析,熟练利用EDA相关工具对设计电路进行综合分析及时序优化; 2、熟悉WCDMA/LTE/GSM/CDMA/音频/视频等算法实现及软件处理流程; 3、熟练掌握一种或多种语言c, c++, system c, system verilog, 汇编, verilog, VHDL等相关设计语言;	数字芯片	上海
27	存储介质研究工程师	存储	1. 从事存储芯片3D-NAND研究、Wafer调制、筛选、封装、测试和Burn in等可靠性研究工作 2. 从事新型存储介质NRAM、ReRAM、STT-MRAM、PCM等特性、设计、工艺、可靠性相关工作研究 3. 对存储介质有深入了解,具有较强的数学和物理能力,深入理解存储器的信道模型,失效特点 4. 从事过新型存储器原型设计,熟悉存储芯片电路结构,访问模型	技术研究工程师	深圳/成都/杭州



序号	岗位名称	技术领域	岗位职责	简历注册时对应系统中岗位名称	工作地(参考)
28	存储算法工程师	存储	1、从事存储领域前沿技术与高效算法研究,参与面向未来3-5年的新型存储业务设计研究与原型系统开发; 2、从事存储介质控制领域的SSD/Mobile FTL、多流等关键算法研究、数据分析及系统设计 3、从事存储介质控制器ECC、FSP等算法研究;	通信算法	深圳/杭州
29	低功耗数字芯片工程师	超低功耗研究工程师	超低功耗芯片研究,熟悉芯片电路设计,有数字电路、模拟电路及混合电路芯片设计的经验,具有创新精神及动手能力,撰写专利、发表高质量国际学术论文。	数字芯片	上海
30	光芯片工艺工程师	InP光芯片	负责光芯片工艺开发与研究、优化改进	光芯片	武汉
31	光芯片设计工程师	InP光芯片	负责光芯片研究与设计、建模与仿真	光芯片	武汉
32	光芯片外延工程师	InP光芯片	负责MOCVD/MBE外延材料生长;运行设备,编写操作程序,及设备的日常维护保养	光芯片	武汉
33	硅光芯片分析工程师	硅光芯片	负责硅光芯片的测试和分析	光芯片	武汉
34	硅光芯片工艺工程师	硅光芯片	负责硅光Fab的工艺设计和工艺实现	光芯片	武汉
35	毫米波研究工程师	研究	从事毫米波射频和物理层关键技术研究,提出创新解决方案,申请专利,撰写提案参加毫米波标准,或者设计毫米波RF器件。	技术研究	北京
36	机器(深度)学习算法工程师	机器(深度)学习	1) 基于深度学习的面向图像、视频、speech领域的算法开发 2) 算法在麒麟芯片的异构平台的优化 3) 评估深度学习算法,为芯片、处理器设计提供性能、功耗的仿真模型	算法工程师	北京/上海/深圳
37	激光雷达研究工程师	激光雷达	负责激光雷达系统、光器件、光芯片、材料研究、设计等	光器件	武汉或深圳



序号	岗位名称	技术领域	岗位职责	简历注册时对应系统中岗位名称	工作地(参考)
38	计算机软件架构设计师	计算机软件架构	垂直整合处理器芯片之上的所有软件架构,从操作系统到上层应用,指导芯片有效开发,提供最佳处理器领域综合解决方案; 1) 计算机体软件方面,包含整体架构,或其中某个层次、某领域的软件方向; 2) 有linux、ARM相关知识和经验。	软件技术工程师	深圳/上海
39	控制器FW和算法工程师	存储	1. 从事存储控制器(SSD、Mobile、NoteBook等控制器)的研究、设计、实现以及综合验证等研究工作 2. 从事新型存储介质(NRAM、ReRAM、STT-MRAM、PCM等)特性、控制器设计等研究工作	数字芯片	深圳
40	量子点研究工程师	量子点	负责光系统、光器件、光芯片、材料研究、设计和建模仿真等	光器件	武汉或深圳
41	模拟芯片工程师	模拟电路	1.收集并理解客户需求,制定有竞争力的芯片方案; 2.承担数模混合芯片中模拟模块或者模拟芯片及子模块的详细设计、实现、测试等工作,确保开发工作按时按质完成; 3.编写相关设计文档和标准化资料,实现资源、经验共享。	模拟芯片	上海/成都/西安/深圳
42	区域链技术研究工程师	研究	负责区域链技术研究和原型实现	技术研究	北京
43	热设计工程师	热/应力设计	承担手机终端套片和终端手机产品的热设计和分析。 1、 承担手机终端套片和终端手机产品的热设计需求收集与分析,制定热设计方案,同时参与热仿真设计,模拟实验和样机测试等相关工作; 2、 制定产品热设计方案,器件级、单板级详细热设计分析流程,跟踪解决热设计实施问题,发现和解决产品热设计问题。 3、 制定终端产品相关热设计规范,并跟踪落地。	热设计工程师	上海
44	热应力仿真设计工程师	热、力	承担新产品开发过程中的热,变形,力学分析,指导并优化产品设计,工艺设计和可靠性评估。	光器件	武汉



序号	岗位名称	技术领域	岗位职责	简历注册时对应系统中岗位名称	工作地(参考)
45	射频电芯片工程师	电芯片射频	负责高速微波芯片的指标分解、建模仿真、系统验证和性能优化	模拟芯片	武汉
46	射频工程师	5G MMIC射频	承担毫米波射频电路、天线及相控阵开发、高频MMIC电路开发,为未来5G高频做电路研发; 对于射频芯片规格的把握,支撑解决方案持续走在业界前列	射频技术	北京
47	射频芯片工程师	5G射频技术研究	承担毫米波射频电路、天线及相控阵开发、高频MMIC电路开发,为未来5G高频做电路及芯片研发	模拟芯片设计	上海
48	射频芯片工程师	三五族工艺	监控III-V族(如GaAs)量产产品CP良率和封测良率,解决良率及量产问题,减少供应风险;作为Foundry接口,深入了解Foundry工艺、设计规则、模型变更对于设计的影响,推动Foundry解决设计团队相关问题;	模拟芯片设计	上海/苏州
49	射频芯片工程师	光电领域射频电路设计	负责GaAs、SiGe等III-V族射频芯片电路设计,测试,优化等工作,确保电路设计满足规格要求,以芯片最后交付为目标	模拟芯片设计	上海
50	射频芯片工程师	毫米波天线设计	与射频、模拟、数字工程师一同开发下一代毫米波无线通讯产品SoC集成电路及嵌入式天线阵列;参与全系统linkbudget制定,系统指标定义,移动终端射频天线阵列的材料架构设计,建立高频天线测试环境	模拟芯片设计	上海
51	射频芯片工程师	5G MMIC射频	承担毫米波射频电路、天线及相控阵开发、高频MMIC电路开发,为未来5G高频做电路及芯片研发	芯片封装设计工程	上海
52	深度学习架构设计师	人工智能	1、负责移动端深度学习平台系统架构设计、实现与性能优化 2、与AP处理器各模块的工程师协同完成深度学习平台系统集成和调试工作 3、积极探人工智能研究领域研究动向,并迅速进行转化。	技术研究	上海
53	数字芯片设计(低功耗)	芯片设计	1) 终端类芯片功耗指标、功耗分解、功耗仿真和实测对标的全流程 2) 业界领先低功耗架构、器件和芯片低功耗技术的创新落地 3) 低功耗专利或论文,引领海思终端芯片在功耗领域形成国际影响力"	数字芯片	上海



序号	岗位名称	技术领域	岗位职责	简历注册时对应系统中岗位名称	工作地(参考)
54	通信算法工程师	接入G.HN	1.根据特定的通信协议开发PHY/MAC层的通信信号处理算法/DSP software,参与架构设计,实现,交付低功耗,低成本,高性能产品。 2.对算法实现的后续验证,测试提供支持,负责board bring-up,主导性能问题的解决和优化。 3.编写算法的设计,实现文档。	通信性能算法	深圳
55	通信性能算法工程师	Wifi 11ad	负责无线近距离通信Wifi关键技术研究,算法设计,性能分析,标准预研,模块设计,确保产品整体竞争力领先;	通信算法	上海
56	通信性能算法工程师	通信性能算法	1.从事数模混合系统建模和算法开发; 2.关注并同步业界相关算法的前沿设计; 3.参与数模混合芯片通信信号处理算法方面的规划和算法设计; 4.辅助算法的FPGA性能验证及数字实现。	通信算法	成都/上海
57	通信性能算法工程师	NP	1、负责路由查表算法研究,改进查表性能; 2、参与芯片算法查表架构设计、开发与测试。	通信性能算法	深圳
58	图像处理算法工程师	图像算法	1)在图像处理,图像信号前处理,智能和模式识别,增强现实,SLAM,3D,图形学前沿方向展开算法研究开发,融合创新。 2)专利技术领航华为海思媒体和终端产品,在工业界形成重大国际影响力。	算法工程师	北京/上海/深圳
59	图像算法领域	图像算法领域	1、了解图像算法领域业界动态,提出算法需求; 2、根据paper设计算法和实现; 3、完成算法仿真和优化。	媒体算法	上海
60	网络标准协议工程师	NP	1、负责L1/L2标准协议研究与芯片兼容性设计; 2、参与私有协议标准制定与芯片实行。	数字芯片	深圳
61	无线ManyCore设计	无线	面向无线研究ManyCore 芯片方案,包括算法分析、并行运算分析、芯片建模、电路设计等工作;	数字芯片	上海





序号	岗位名称	技术领域	岗位职责	简历注册时对应系统中岗位名称	工作地(参考)
62	先进视觉研究工程师	研究	在视觉技术、图像处理, 智能和模式识别, 增强现实, 3D, 图形学前沿方向展开研究, 实现原型样机, 技术和专利领航业界。	技术研究	深圳
63	显示屏研究工程师	显示屏	负责显示屏的系统、光器件、光芯片、材料研究、设计等	光器件	武汉或深圳
64	芯片电源完整性工程师	PI电源完整性	负责芯片级电源完整性/信号完整性分析工作; 承担高速芯片仿真设计, 解决高速芯片开发设计中的高速信号传输瓶颈, 保障信号完整性。	芯片封装设计工程	上海/北京/深圳
65	芯片封装工程师	芯片封装	参与业界先进封装技术的预研和产品化; 为芯片提供封装设计方案、提供封装技术及成本的分析。	芯片封装设计工程	北京/深圳/上海/西安
66	芯片信号完整性工程师	5G 天线/高速SI	承担毫米波天线、封装滤波器、高频EM设计、高速链路信号完整性设计等研发	芯片封装设计工程	上海
67	芯片信号完整性工程师	SI信号完整性	承担芯片级、封装级、PCB板级、系统级的电磁场建模、仿真与测试, 信号完整性/电源完整性分析、设计与测试等工作	芯片封装设计工程	深圳/北京/西安
68	音频系统工程师	语音算法	1、深入Android 底层音频驱动开发, 涉及Kernel Codec驱动、alsa pcm驱动架构或AUDIO HAL层软件设计 2、深入Android FrameWork软件开发, 明白AudioPolicy策略、AudioTrack、AudioFlinger运行机制 3、参与GSM/WCDMA/TDS/CDMA/LTE语音软件开发与设计。	媒体算法	北京/上海

